

การประยุกต์อัลกอริธึมการค้นหาแบบตามเชิงปรับตัวหลายวิถีในงานออกแบบ ตัวควบคุมฟื้ซซีล็อกิกของวงจรกรองกำลังแยกไฟฟ้าแบบสวิตช์สี่เหลี่ยม

The Application of Multi-path Adaptive TABU Search Algorithm in Fuzzy Logic Controller Design Applied for Four-Leg Active Power Filter

จักรกฤษณ์ เคลือบวงศ์¹ ณรงค์ฤทธิ์ พิมพ์คำวงศ์¹ ชนะเลิศ เทศกุล² อัครพล เนียมวรรรณ์²
และ ทศนะ คงทอง^{1*}

¹ อาจารย์ นักศึกษา สาขาวิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์ มหาวิทยาลัยเทคโนโลยีราชมงคลล้านนา จังหวัดตาก 63000

บทคัดย่อ

งานวิจัยนี้กล่าวถึงการประยุกต์ใช้อัลกอริธึมการค้นหาแบบตามเชิงปรับตัวหลายวิถี(Multi-Path Adaptive TABU Search : MATS) ค้นหารูปร่างกฎ(Membership functions) ที่เหมาะสมให้กับตัวควบคุมฟื้ซซีล็อกิกและค้นหา ย่านของแอลกอริธึมของกระแสเดียวอ้างอิงที่เหมาะสม เพื่อนำไปสร้างเป็นรูปคลื่นกระแสเดียวอ้างอิงสามเฟสและนำไป เปรียบเทียบกับกระแสเดียวอ้างอิงที่ตัวควบคุมกระแสแบบไฮสเตอริซิส(Hysteresis Band Current Control : HBCC) เอ้าต์พุตที่ได้จากการคิดค้นของวงจรกรองกำลังแยกไฟฟ้าแบบสวิตช์สี่เหลี่ยม(Four-Leg Active Power Filter : FL-APF) โดยวงจรกรองกำลังแยกไฟฟ้าดังกล่าวทำหน้าที่จ่ายกำลังไฟฟ้า รีเอกซ์ไฟฟ้าและจ่ายกระแสเดียวเข้าที่จุดต่อร่วมเพื่อลดองค์ประกอบของรบกวนของกระแสแหล่งจ่ายให้อยู่ในเกณฑ์ ที่ยอมรับได้

จากการจำลองระบบควบคุมวงจรกรองกำลังชนิดสามเฟสสี่เหลี่ยมแบบสวิตช์สี่เหลี่ยม พบว่ากลไกการค้นหาของ อัลกอริธึม MATS สามารถค้นหารูปร่างกฎที่เหมาะสมให้กับตัวควบคุมฟื้ซซีล็อกิกได้และค้นหาย่านแอลกอริธึมกระแสเดียวอ้างอิงที่เหมาะสมได้ และเมื่อนำมาใช้ต่อที่ห้าได้ไปกำหนดให้กับตัวควบคุมฟื้ซซีล็อกิกควบคุมการทำงานของ FL-APF พบว่าสามารถลดกระแสเดียวอ้างอิงไฟฟ้ารีเอกซ์ไฟฟ้าและจำกัดค่าความเพี้ยนาร์มอนิกรูมของกระแสไฟฟ้าแหล่งจ่ายให้อยู่ในขอบเขต 5% ตามเกณฑ์มาตรฐาน IEEE-519 ได้

Abstract

This paper presents the application of MATS Algorithm that used to find optimum membership function shapes for a fuzzy logic controller and used to find optimum limit range of a compensate reference current amplitude. This amplitude used to create three-phase compensate reference current signals that compare with three-phase compensate real current signals at hysteresis band current controller (HBCC) to generate gate drive signals of a FL-APF. The FL-APF delivers reactive power to point of common coupling and reduce harmonics components of all supply currents.

The MATS evolution mechanisms were found optimum membership functions for fuzzy logic controller. The simulation results, after setting optimum parameters, were found that the fuzzy logic controller control active power filter to compensate reactive power at the point of common coupling and limit source currents THD to 5% in range and complied with IEEE 519 standard

คำสำคัญ : อัลกอริธึมการค้นหาแบบตามเชิงปรับตัวหลายวิถี วงจรกรองกำลังแยกไฟฟ้า ตัวควบคุมแบบฟื้ซซีล็อกิก

Keywords : Multi-Path Adaptive TABU Search, Active Power Filter, Fuzzy-Logic Controller

*ผู้นิพนธ์ประสานงานไปรษณีย์อิเล็กทรอนิกส์ tatsana@rmutl.ac.th โทร. 0 5551 1962

1. บทนำ

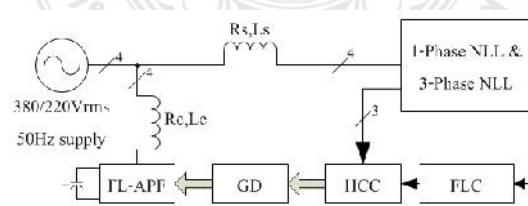
ปัญหาหารมอนิกในระบบไฟฟ้าเป็นปัญหาคุณภาพกำลังไฟฟ้าประเภทหนึ่งที่มีสาเหตุจากการใช้งานโหลดไม่เชิงเส้นที่มีองค์ประกอบเป็นวงจรแปลงผันหรือมีสวิตช์สารกึ่งตัวนำ เช่น อินเวอร์เตอร์ควบคุมความเร็วของเตอร์แหล่งจ่ายแบบสวิตซ์ในคอมพิวเตอร์ โหลดฟลูออเรสเซนต์ที่มีบัลลัสติอิเล็กทรอนิกส์ เครื่องป้องกันไฟฟ้าขาดช่วง วงจรชาติประจุแบตเตอรี่ โทรทัศน์ เป็นต้น โหลดไม่เชิงเส้นดังกล่าวส่งผลกระทบต่อระบบไฟฟ้าโดยรวมทำให้เกิดรูปคลื่นกระแสไฟฟ้าด้านเข้าผิดเพี้ยนไปจากรูปคลื่นขยาย ความผิดเพี้ยนดังกล่าวทำให้มีปริมาณความเพี้ยนของมนิกรรมของกระแสแหล่งจ่ายเพิ่มขึ้นและทำให้ตัวประกอบกำลังของระบบไฟฟ้าต่ำกว่ากรณีโหลดเป็นเชิงเส้น Cividino, (1992) และ Ellis, (1996) เครื่องใช้ไฟฟ้าในบ้านพักอาศัยและการสำนักงานปัจจุบันมีองค์ประกอบเป็นวงจรแปลงผันมากขึ้น จึงทำให้ปริมาณกระแสอย่างมีโดยรวมสูงขึ้นตามและส่งผลกระทบต่อเวลาที่เครื่องใช้ไฟฟ้าเหล่านั้นถูกใช้งานและทำให้เกิดผลเสียต่างๆ เช่น ทำให้อายุการใช้งานของสายไฟหรืออุปกรณ์ไฟฟ้ามีอายุการใช้งานสั้ลง รีเลย์ป้องกันทำงานผิดพลาดจากค่าพิกัดที่ตั้งไว้ หม้อแปลงไฟฟ้ามีความร้อนสูงขึ้นหรือใช้งานได้ต่ำกว่าพิกัดกำลังจริง Sadati *et al.*, (2008) และ Singh *et al.*; (1999) เป็นต้น

หลังจากมีการนำเสนอที่ความวิจัยโดย Akgi, H. *et al.*, (1984,1994) นักวิจัยด้านวิศวกรรมไฟฟ้าได้ประยุกต์หลักทฤษฎี “กำลังไฟฟารีแอกทีฟ ณ เวลาใด ๆ (Instantaneous reactive power)” ในการพัฒนาวงจรกรองกำลังแยกที่ฟ์แบบสวิตซ์สีแอล เช่น แก้ปัญหากรณีแรงดันแหล่งจ่ายไฟฟ้าไม่สมดุล Ozdemir and Ucar, (2008) โดยใช้ตัวควบคุมฟ์ซีล็อกิจเพื่อยับรับการเก็บและจ่ายกำลังไฟฟ้าจากตัวเก็บประจุ Belaidi *et al.*, (2012) โดยตัวควบคุมฟ์ซีล็อกิจมีภาระจำนวน 49 กก. สำหรับงานวิจัยนี้มุ่งเน้นลดจำนวนภาระของตัวควบคุมฟ์ซีล็อกิจในงานวิจัยเดิมซึ่งมีจำนวน 49 กก. เช่นกัน ทัศนะและคณะ,(2546) และประยุกต์ให้ความสามารถของอัลกอริธึม MATS ในการค้นหารูปร่างภูที่เหมาะสมเพื่อรับค่าแรงดันดีซีบสและอัตราการเปลี่ยนแปลงมาดำเนินการตัดสินใจด้วยตัวควบคุมแบบฟ์ซีล็อกิจที่มีจำนวนภาระน้อยลง

2. วิธีการศึกษา

2.1 ระบบควบคุมวงปิดสำหรับวงจรกรองกำลังแยกที่ฟ์

รูปที่ 1 เป็นบล็อกไดอะแกรมของระบบควบคุมวงจรกรองกำลังแยกที่ฟ์แบบวงปิด ประกอบด้วยแหล่งจ่ายไฟฟ้าอินพุต โหลดไม่เชิงเส้น(NLL) วงจรกรองกำลังแยกที่ฟ์(FL-APF) และวงจรควบคุมประกอบด้วย ตัวควบคุมแบบฟ์ซีล็อกิจ(FLC) ตัวควบคุมกระแสอิสเตอร์ไซส์ (HCC) และส่วนจุดชนวนเกต(GD)



รูปที่ 1 ระบบควบคุมวงปิดสำหรับวงจรกรองกำลังแยกที่ฟ์

2.2 วงจรเทียบเคียงของโหลดไม่เชิงเส้น

วงจรโหลดไม่เชิงเส้นในที่นี้เป็นวงจรเรียงกระแสเดี่ยมคลื่นควบคุมไม่มีดีซีนิดสามเฟสและหนึ่งเฟส ทั้งสองวงจร มีโหลดด้านออก เป็นตัวต้านทานขนาดเท่ากับตัวเก็บประจุ สามารถเทียบเคียงได้ดังรูปที่ 2 และโดยอาศัยภู แรงดันไฟฟ้าของเคอร์ขอฟ์(KVL) พิจารณาวงจรเรียงกระแสจะสามารถเทียบเคียงได้ดังสมการที่ (1)-(4) ทัศนะ และคณะ (2546)

2.2.1 วงจรเรียงกระแสเติมคลื่นต่อแบบบริดส์หนึ่งเฟส

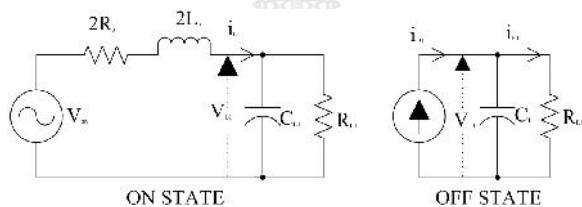
1) กรณีไดโอดนำกระแส

$$\frac{dI_{an}}{dt} = \frac{V_{an} - V_{L1}}{2L_s} - \frac{R_s}{L_s} i_{Lan} \quad \dots\dots(1)$$

2) กรณีไดโอดหยุดนำกระแส

$$\frac{dV_{L1}}{dt} = \frac{i_{D1}}{C_{L1}} - \frac{V_{L1}}{R_{L1} C_{L1}} \quad \dots\dots(2)$$

เมื่อ $i_{D1} = |i_{L1}|$ เป็นกระแสเดซีด้านออกที่แหล่งผ่านวงจรเรียงกระแสหนึ่งเฟสต่อแบบบริดส์ สามารถให้ได้เพียงทิศทางเดียว



รูปที่ 2 วงจรเทียบเคียงของวงจรเรียงกระแสเติมคลื่นหนึ่งเฟส ด้านเอาต์พุตโหลดเป็น R//C

2.2.2 วงจรเรียงกระแสแบบบริดส์สามเฟส

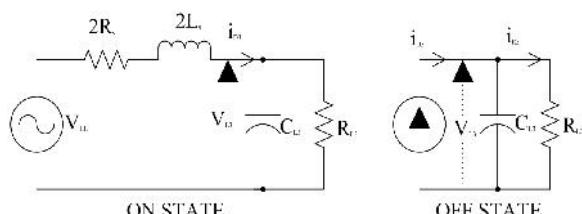
1) กรณีไดโอดนำกระแส

$$\frac{di_{Lx}}{dt} = \frac{V_{LL} - V_{L3}}{2L_s} - \frac{R_s}{L_s} i_{Lx} \quad \dots\dots(3)$$

2) กรณีไดโอดหยุดนำกระแส

$$\frac{dV_{L3}}{dt} = \frac{i_{D3}}{C_{L3}} - \frac{V_L}{R_{L3} C_{L3}} \quad \dots\dots(4)$$

โดยที่ $i_{D3} = |i_{Lx}|$ เป็นกระแสเดซีด้านออกที่แหล่งผ่านวงจรเรียงกระแสสามเฟสต่อแบบบริดส์ สามารถให้ได้เพียงทิศทางเดียว

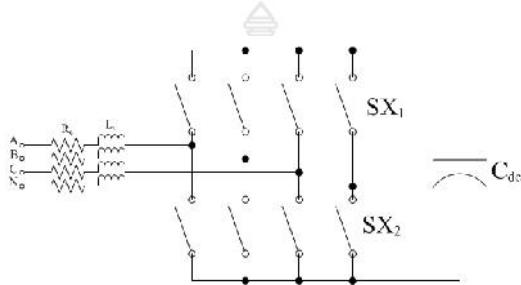


รูปที่ 3 วงจรเทียบเคียงของวงจรเรียงกระแสเติมคลื่นสามเฟส ด้านเอาต์พุตโหลดเป็น R//C

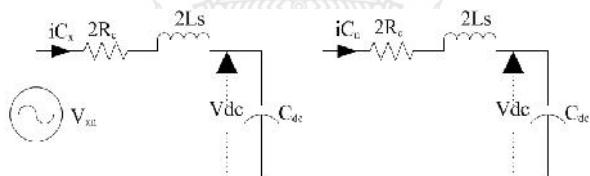
2.3 วงจรเทียบเคียงของวงจรกรองกำลังแอกทีฟ

วงจรกรองกำลังแอกทีฟในบทความนี้เป็นแบบสวิตช์สี่แฉว(FL-APF) ต่อขานะระหว่างแหล่งจ่ายไฟฟ้ากับโหลดไม่เชิงเส้นดังรูปที่ 1 ลักษณะของวงจรกรองกำลังแอกทีฟดังรูปที่ 4 มีตัวเก็บประจุทำหน้าที่จ่ายกำลังไฟฟ้ารีแอกทีฟ

จากรูปที่ 4 สามารถเขียนเป็นวงจรเทียบเคียงได้ ดังรูปที่ 5 และเขียนเป็นสมการสเตทได้ดังสมการที่ (5)-(9) Singh B. et al. (1998).



รูปที่ 4 วงจรกรองกำลังแอกทีฟแบบสวิตช์สี่แฉว



รูปที่ 5 วงจรเทียบเคียงของวงจรกรองกำลังแอกทีฟแบบสวิตช์สี่แฉว

$$\frac{diC_a}{dt} = \frac{-R_c}{L_c} iC_a - \frac{SA * V_{dc}}{2L_c} + \frac{V_{an}}{2L_c} \quad \dots\dots(5)$$

$$\frac{diC_b}{dt} = \frac{-R_c}{L_c} iC_b - \frac{SB * V_{dc}}{2L_c} + \frac{V_{bn}}{2L_c} \quad \dots\dots(6)$$

$$\frac{diC_c}{dt} = \frac{-R_c}{L_c} iC_c - \frac{SC * V_{dc}}{2L_c} + \frac{V_{cn}}{2L_c} \quad \dots\dots(7)$$

$$\frac{diC_n}{dt} = \frac{-R_c}{L_c} iC_n - \frac{SN * V_{dc}}{2L_c} \quad \dots\dots(8)$$

$$\frac{dV_{dc}}{dt} = [(SA * iC_a) + (SB * iC_b) + \dots + (SC * iC_c) + (iC_n * SN)] / C_{dc} \quad \dots\dots(9)$$

$$\dots + (SC * iC_c) + (iC_n * SN)] / C_{dc}$$

เมื่อ SX แทนสถานะการสวิตช์ (Switching function) ของสวิตช์อิเล็กทรอนิกส์ในแต่ละแฉวของวงจรกรองกำลังแอกทีฟ ซึ่งได้จากการควบคุมกระแสไฮสเตรเซส (HCC) ดังกล่าวไว้ในหัวข้อ 2.4.3 โดยที่

$$SX = SX1 - SX2 \quad \dots\dots(10)$$

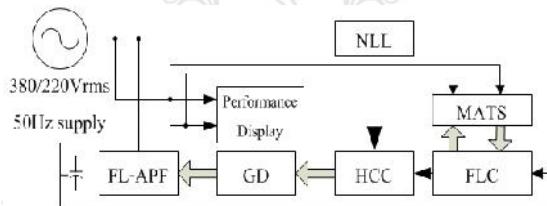
$$\text{เมื่อ } X = \{A, B, C, N\}$$

สมการที่(1)-(10) จะนำไปใช้สำหรับเขียนโปรแกรมจำลองการทำงานของระบบควบคุมวงปิดทั้งหมดด้วยโปรแกรม MATLAB/Simulink®

2.4 ตัวควบคุมการทำงานของวงจรกรองกำลังแอกทีฟ

2.4.1 อัลกอริธึมการค้นหาแบบต่ำบูเชิงปรับตัวหลายวิธี

งานวิจัยนี้ใช้อัลกอริธึม MATS เพื่อค้นหารูป่างของฟังก์ชันเชิงสماชิกที่เหมาะสมให้กับตัวควบคุมแบบพื้นที่ ลوجิก กระบวนการสร้างวิวัฒนาการของอัลกอริธึมการค้นหาแบบต่ำบูเชิงปรับตัวหลายวิธีมีกระบวนการดังรูปที่ 6 โดยบล็อก MATS จะมีตัวแปรอินพุตเป็นจุดเชื่อมต่อระหว่างกฎด้านขวาของค่าความผิดพลาดของแรงดันดีซีบัส: xR_{Err} และของอัตราการเปลี่ยนแปลงของค่าความผิดพลาดดังกล่าว: xR_{dErr} และ ของค่าแอมเพลจูดกระแสอ้างอิง: xR_{Ism} สำหรับจุดเชื่อมต่อกฎด้านซ้ายมีระยะห่างจากจุดศูนย์เท่ากับด้านขวาทั้งสามกฎ และมีตัวแปรอินพุตอีกสองตัวคือขอบเขตและล่างของย่านจำกัดแอมเพลจูดของกระแสเดย์คือ: Up_{lim} และ Low_{lim} รวม MATS มีตัวแปรอินพุต 5 ตัวที่จะทำการค้นหา ส่วนเกณฑ์การยุติคูจากเงื่อนไขของฟังก์ชันเป้าหมายสองข้อ คือ ค่าที่เออัดกระแสแหล่งจ่ายทุกเฟสต่ำกว่า 5% เป็นจริง และแรงดันดีซีบัสของ FL-APF ขณะเข้าสู่ภาวะคงตัวแล้วมีค่าไม่เกิน $550 \pm 5V$ เป็นจริง และหากคันหนามิ่งเงื่อนใน 1,000 รอบก็จะยุติการค้นหาเข่นกัน หากการค้นหายุติจะแสดงผลลัพธ์ การควบคุมโดยแสดงระดับที่เออัดของกระแสแหล่งจ่ายทุกเฟสและแสดงค่าเฉลี่ยแรงดันดีซีบัสของวงจรกรองกำลังแอกทีฟในสภาพะคงตัว



รูปที่ 6 กระบวนการค้นหาพารามิเตอร์ควบคุมที่เหมาะสมของ MATS

2.4.2 ตัวควบคุมแบบพื้นที่ล็อกจิก

ตัวแปรอินพุตสำหรับตัวควบคุมแบบพื้นที่ล็อกจิกใช้ตัวแปรอินพุตเป็นค่าความผิดพลาดและอัตราการเปลี่ยนแปลงของค่าความผิดพลาดของแรงดันดีซีบัสของวงจรกรองกำลัง ลำดับขั้นตอนการดำเนินการของตัวควบคุมพื้นที่ล็อกจิก เป็นดังนี้ Driankov, et al.(1993) และ Lee (1990).

- 1) แปลงค่าคริปส์อินพุตให้อยู่ในรูป $[-1, 1]$ ได้ค่าพื้นที่ล็อกจิก
- 2) อนุมานค่าพื้นที่ล็อกจิกโดยใช้ตัวดำเนินการเลือกค่าต่ำสุด(Min Implication) วิธีการตามสมการที่ (11)

$$\sim_C(u, v, w) = \min\{\sim_A(u), \sim_B(v)\} \quad \dots\dots(11)$$

เมื่อ A, B, C คือ กฎที่อยู่ในเอกภพสัมพัทธ์ u และ v ของตัวแปรอินพุต และเอกภพสัมพัทธ์ w ของตัวแปรเออต์พุต

- 3) แจงเหตุสู่ผลด้วยตัวดำเนินการเลือกค่าสูงสุด (Max Aggregation) ด้วยสมการที่ (12) จะได้ค่าความเป็นสมาชิกของแต่ละกฎในเอกภพสัมพัทธ์ w

$$\bigcup_{i=1}^3 \sim_{CR_i}(w) = \max[\sim_C(u, v, w) \circ \sim_{R_i}(u, v, w)] \quad \dots\dots(12)$$

เมื่อ $R_i = (A \text{ and } B) \rightarrow C_i$

- คือ ตัวดำเนินการ SUP-MIN

4) แปลงค่าฟัชชีกลับ(Defuzzification) ด้วยวิธีพิจารณาความสูง(Height Method) ตามสมการที่ (13)

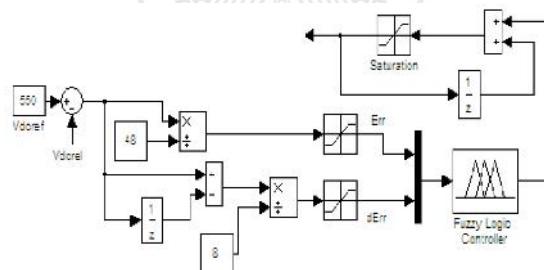
$$X^* = \frac{\sum_{i=1}^3 \}{}_i C_i}{\sum_{i=1}^3 \}{}_i} \quad \dots\dots(13)$$

เมื่อ $\}{}_i$ = ค่าความเป็นสมาชิกของกฎที่ i ในเอกสารสัมพัทธ์ W ของตัวแปรເອົາຕຸພູດ

C_i = ค่าคริปສເອົາຕຸພູດตามแกน x ที่อยู่ในพื้นที่ของกฎที่ i ในเอกสารสัมพัทธ์ W

5) นำค่าคริปສເອົາຕຸພູດที่ได้เข้ากระบวนการควบคุมตามสมการ (14)

$$I_{smxref}(k) = I_{smxref}(k-1) + X^* \quad \dots\dots(14)$$



รูปที่ 7 ตัวควบคุมแบบฟัชชีล็อกิกระบบวงจรกรองกำลังແອກທີ່ພ

ค่ากระแสไฟฟ้าอ้างอิงจากแหล่งจ่ายที่คำนวณได้จากสมการ ที่ (15) นำไปคูณกับค่าแรงดันไฟฟ้าต่อหน่วยของแต่ละเฟส (U_{sx}) จะได้สัญญาณกระแสไฟฟ้าอ้างอิงของแหล่งจ่าย ดังสมการที่ (15)-(16) และนำไปคำนวณค่ากระแสไฟฟ้าให้ผลผ่านวงจรกรองกำลังอ้างอิงได้จากสมการที่ (17) Singh B. et al. (1998).

$$I_{sxref}(x) = I_{smxref}(x) * U_{sx} \quad \dots\dots(15)$$

เมื่อ $x = \{a, b, c\}$

$$I_{snref}(x) = -[iL_a(k) + iL_b(x) + iL_c(x)] \quad \dots\dots(16)$$

$$I_{cxref}(k) = I_{sxref}(x) - i_L(x) \quad \dots\dots(17)$$

เมื่อ $x = \{a, b, c, n\}$

$iL_x(k)$ = ค่ากระแสໂໂໂລດໄນ່ເຈັງເສັ້ນແຕ່ລະເຟສ

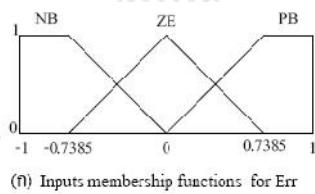
ตัวควบคุมฟัชชีล็อกิรິນບທຄວາມນີ້ເດືອກແບບໃໝ່ຈຳນວນກູງ 9 ກູງ ຕາຮາງກູງດັ່ງຮູບທີ່ 8

-var Sarawikachart and Engineering
มทร.พะนัง ฉบับที่ ๕
การประชุมวิชาการมหาวิทยาลัยเทคโนโลยีราชมงคล ครั้งที่ ๕

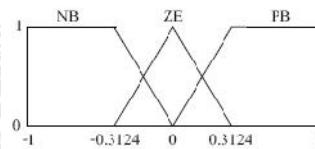
	PB	ZE	NB
PB	PB	ZE	NB
ZE	PB	ZE	NB
NB	ZE	NB	NB

รูปที่ 8 ตารางกฎสำหรับตัวควบคุมฟัซซีโลจิก

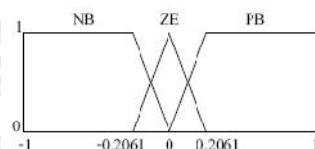
หลังจากใช้อัลกอริธึม MATS ในกระบวนการทำวิวัฒนาการของโปรแกรมเพื่อค้นหารูปทรงฟังก์ชันเชิงสมาชิก สามเหลี่ยมที่เหมาะสมให้กับตัวควบคุมฟัซซีโลจิกโดยกำหนดเงื่อนไขการยุติของฟังก์ชันเป้าหมายคือ ค่าแรงต้นทุกครั้ง Cdc อยู่ในขอบเขตที่กำหนด $550 \pm 5V$ และค่า $THDi_x$ ของรูปคลื่นกระแสด้านแหล่งจ่ายไม่เกิน 5% ในทุกเฟส ในรูปที่ 9 เป็นรูปทรงของฟังก์ชันเชิงสมาชิกที่ค้นหาได้กรณีโหลดไม่เชิงเส้นมีค่า THD_{ix} เริ่มต้นอยู่ในระดับสูง



(a) Inputs membership functions for Err



(b) Input membership functions for dErr



(c) Output membership functions

รูปที่ 9 รูปทรงของฟังก์ชันเชิงสมาชิกที่ทำให้กระบวนการค้นหาหยุด

2.4.3 ตัวควบคุมกระแสไฮสเตอริซึส (HCC)

ເອົາດີພຸຕຈາກຕัวควบคุมແບບພື້ນໂຮງອີຕัวควบคุมແບບຟັ້ງລູ່ລົມຈະຄູກສ່ວນມາທີ່ຕัวควบคุมกระแสไฮສเตอริซึสເພື່ອທ່ານ້າທີ່ເປີຍບະນາຍແບບໄຟຟ້າໃຫ້ແລ້ວຜ່ານວຽກຮອງກຳລັງຄ່າອ້າງອີງກັບຄ່າຈິງແລ້ວຕັດສິນໃຈສ່ວນໃຫ້ເກີດການສວິຕົງທີ່ຈະຈະກຽມກຳລັງ ໂດຍມີເງື່ອນໄຂການຕັດສິນໃຈດັ່ງສາມາດ:

$$I_{cxhb,min} = I_{cxref} - HB \quad \dots\dots(18)$$

$$I_{cxhb,max} = I_{cxref} + HB \quad \dots\dots(19)$$

$$\text{if } I_{cxreal} < I_{cxhb,\min} \text{ then } SX1 = 0, SX2 = 1 \quad \dots\dots(20)$$

$$\text{if } I_{cxreal} > I_{cxhb,\max} \text{ then } SX1 = 1, SX2 = 0 \quad \dots\dots(21)$$

เมื่อ $SX1$ และ $SX2$ เป็น สถานะการสวิตช์ของสวิตช์อิเล็กทรอนิกส์กำลังตัวบนและตัวล่างในวงจรกรอง กำลังแรกที่ไฟในแคร์ที่ต่อ กับเฟล์ส X

สถานะดังกล่าวใช้เป็นสัญญาณกระตุ้นขาเกตให้กับสวิตช์อิเล็กทรอนิกส์กำลัง ส่วน HB เป็นความกว้างของ แอบฮีสเตอร์ชีส

3. ผลการศึกษาและอภิปรายผล

3.1 ค่าพารามิเตอร์ที่ใช้ทดสอบ

รูปที่ 10 คือแบบจำลองระบบควบคุมวงจรกรองกำลังแรกที่ไฟแบบสวิตช์สี่แคร์ควบคุมด้วยตัว ควบคุมฟซซีล็อกิโดยกำหนดพารามิเตอร์หลักของระบบดังนี้

$$V_{xn} = 220V_{rms}, 50Hz ; x = \{a,b,c\}$$

$$V_{LL} = 380V_{rms}, 50Hz ; LL = \{ab,bc,ca\}$$

$$Vdc_{ref} = 550V; Cdc = 4500\sim F$$

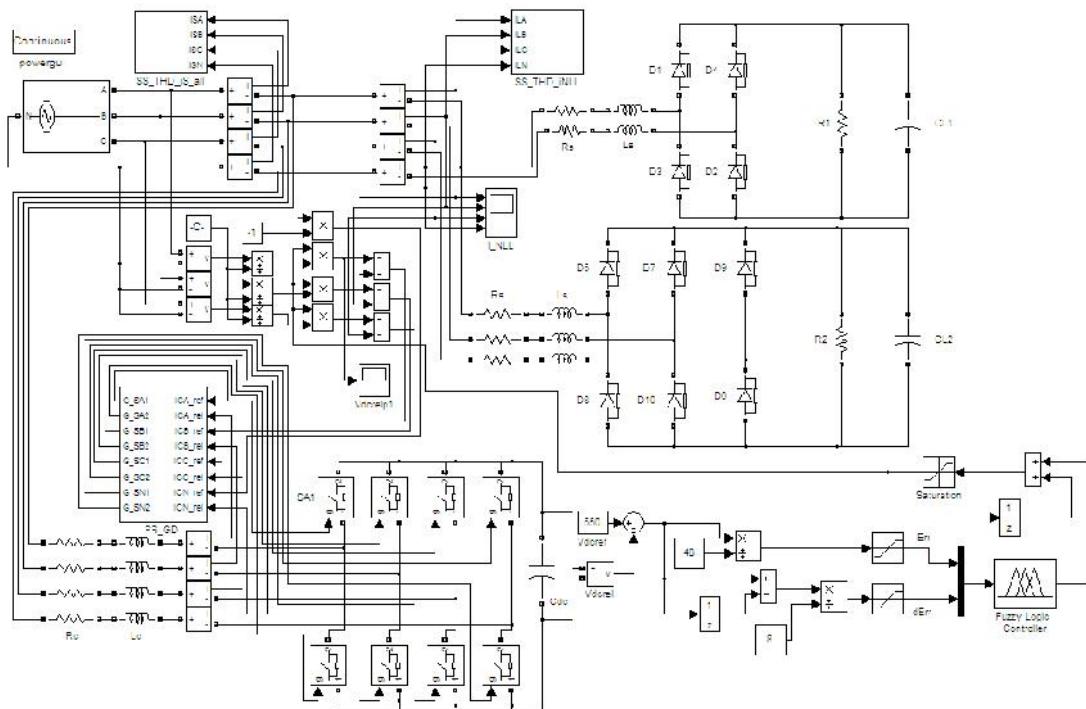
$$R_c = 0.1\Omega; L_c = 3.0mH; f = 25kHz$$

และการทดสอบที่สภาวะโหลดไม่เชิงเส้นเริ่มต้นมีค่าความเพี้ยนحرิมอนิกรณ์ของรูปคลื่นกระแสแหล่งจ่ายในระดับ ปานกลางและระดับสูงโดยกำหนดพารามิเตอร์ของโหลดไม่เชิงเส้นตามตารางที่ 1

ตารางที่ 1 ค่าพารามิเตอร์ที่กำหนดในส่วนวงจรโหลดไม่เชิงเส้น

วงจรที่	พารามิเตอร์ของโหลดไม่เชิงเส้น				THDi_A [%]	THDi_B [%]	THDi_C [%]	ระดับของ THDi
	$R_s : [\Omega]$	$L_s : [mH]$	$C_L : [\sim F]$	$R_L : [\Omega]$				
1	1	0.25	470	20	49.81	51.3024	51.045	สูง
2	3	0.25	470	20	32.735	33.755	33.396	ปานกลาง

-varasriwachirat & wachit
การประชุมวิชาการมหาวิทยาลัยเทคโนโลยีราชมงคล ครั้งที่ 5



รูปที่ 10 แบบจำลองวงจรกรองกำลังแยกไฟแบบสวิตซ์แล้วควบคุมด้วยตัวควบคุมแบบฟิชชีลوجิก

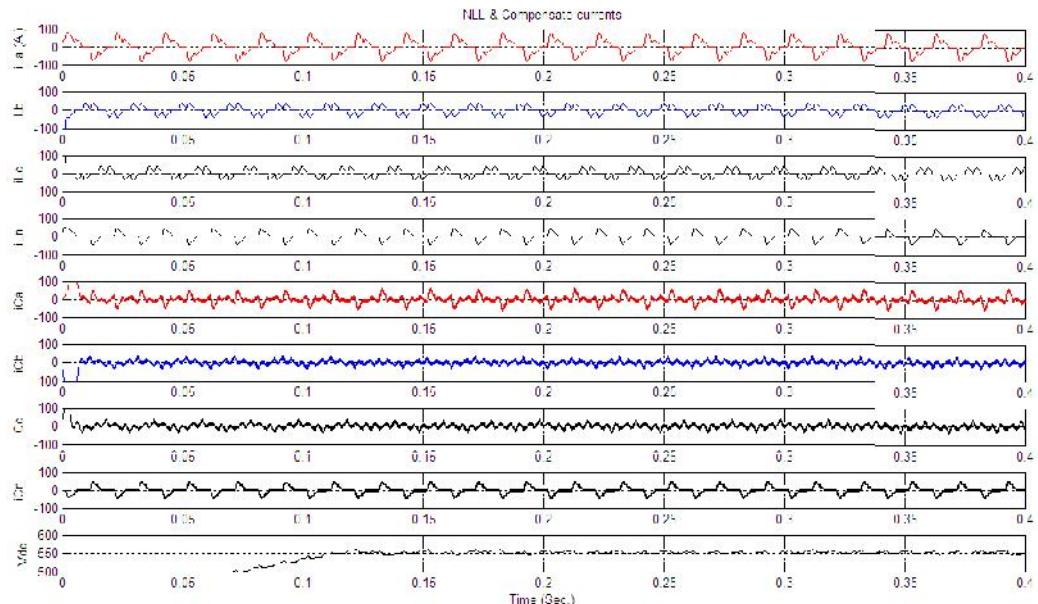
ตารางที่ 2 พารามิเตอร์สำหรับตัวควบคุมฟิชชีลوجิกที่อัลกอริธึม MATS ค้นพบ

พารามิเตอร์	THDi ปานกลาง (10%-40%)	THDi สูง (40%ขึ้นไป)
xRErr	0.8335	0.7385
xRdErr	0.9188	0.3124
xRlsm	0.2172	0.2061
UpLim	35.5913	35.6073
LowLim	-25.2930	-25.5485
THDi_A	4.4725%	5.0454%
THDi_B	4.8321%	4.2538%
THDi_C	4.9252%	3.6689%
Vdcbus	555.4831	555.6702
Count	236	351
Time (sec.)	2.1236e+004	3.189e+004

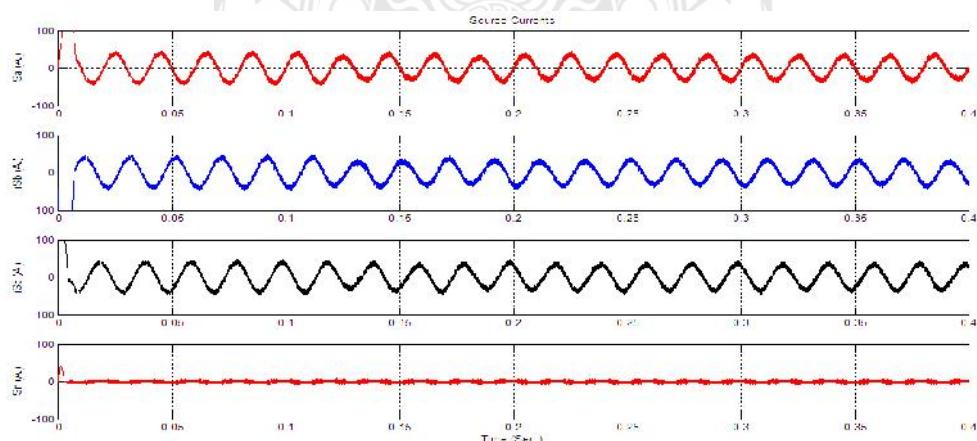
3.2 ผลการจำลองการทำงาน

ข้อมูลในตารางที่ 2 เป็นรูปร่างของฟังก์ชันเชิงสามาชิกของตัวควบคุมฟิชชีลوجิกและขอบเขตย่านอิ่มตัวของ I_{smnx} ซึ่งเป็นตัวแปรเออร์พุตของตัวควบคุมฟิชชีลوجิกใช้เป็นแอนพลิจูดของกระแสสัมภาระ ค่าพารามิเตอร์ทั้งหมดทำให้ฟังก์ชันเป้าหมายเป็นจริงและทำให้อัลกอริธึม MATS ยุติการค้นหา

ผลตอบสนองของการควบคุมรูปที่ 11 ประกอบด้วยรูปคลื่นกระแสแหล่งจ่ายก่อนชดเชย : i_{Lx} รูปคลื่นกระแสชดเชย : i_{Cx} และแรงดันดีซีบสของแอกทิฟฟิลเตอร์: V_{dcbus} รูปที่ 12 เป็นรูปคลื่นกระแสแหล่งจ่ายหลังได้รับการชดเชย รูปที่ 13 เป็นรูปคลื่นแรงดันดีซีบสในช่วงเริ่มต้นจะสังเกตได้ว่าไม่มีการอสูรคลิเตตในช่วงภาวะทราบเขียนท์และใช้เวลาเข้าสู่ภาวะคงตัว 0.12 วินาที รูปที่ 14 แสดงค่าความเพี้ยนาร์มอนิกรุ่ม : $THDi_x$ ของรูปคลื่นกระแสแหล่งจ่ายหลังได้รับการชดเชยซึ่งมีค่าไม่เกิน 5% ตามเกณฑ์มาตรฐาน IEEE std-519

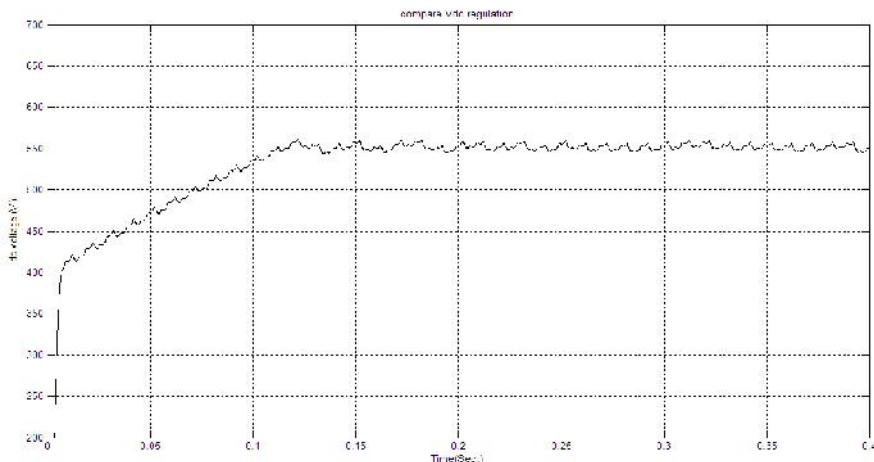


รูปที่ 11 รูปคลื่นกระแสไฟฟ้าจากแหล่งจ่ายอินพุต และกระแสไฟฟ้าชดเชยจากการกรองกำลังแอกทิฟ ที่ทดสอบกับโหลดไม่เขิงเส้นแบบมีความเพี้ยนาร์มอนิกรุ่มสูง

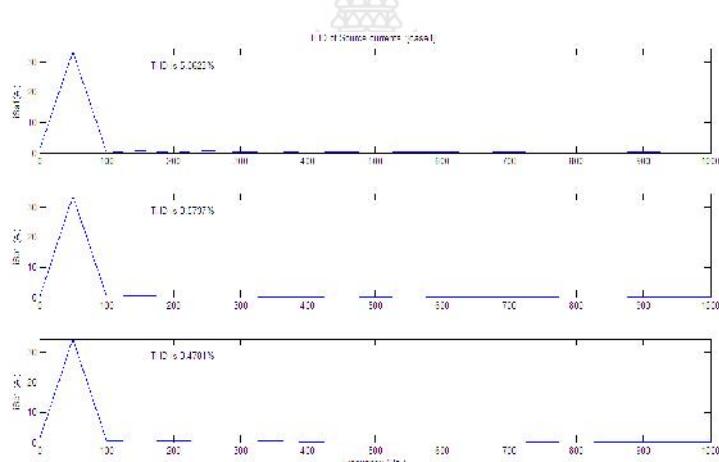


รูปที่ 12 รูปคลื่นกระแสไฟฟ้าแหล่งจ่ายหลังได้รับการชดเชยด้วยกระแส iCx

วารสารวิชาการและวิจัย มทร.พระนคร ฉบับพิเศษ
การประชุมวิชาการมหาวิทยาลัยเทคโนโลยีราชมงคล ครั้งที่ 5



รูปที่ 13 แรงดันดีซีบสูงจรกรองกำลังแอกทีฟในสภาพเริ่มต้น



รูปที่ 14 ค่าความเพี้ยนาร์มอนิกรวมของรูปคลื่นกระแสไฟฟ้าแหล่งจ่ายหลังต่อวงจรกรองกำลังแอกทีฟ

4. สรุป

อัลกอริทึม MATS สามารถค้นหารูปร่างของฟังก์ชันเชิงสماชิกและย่านของแอมเพลจุดกระแสเดย์ให้กับตัวควบคุมฟซซีโลจิกได้แม้ว่าฐานกนูของตัวควบคุมนี้มีเทยง 9 กบ. ซึ่งลดจำนวนกนูที่ใช้ในการตัดสินใจลงจากนิวจัยเดิมทัศนะ และคงจะ (2546). จำนวน 40 กบ. แต่ตัวควบคุมฟซซีโลจิกในงานวิจัยนี้สามารถควบคุมการทำงานของวงจรกรองกำลังแอกทีฟแบบสวิตซ์สีแล้วให้ทำการซัดเซย์กำลังไฟฟ้ารีแอกทีฟและจ่ายกระแสเดย์ทำให้รูปคลื่นกระแสไฟฟ้าแหล่งจ่ายมีอัคคีประกอบอาร์มอนิกไม่เกิน 5% ตามเกณฑ์มาตรฐาน IEEE std-519 ได้ แม้จะมีการเปลี่ยนแปลงของโหลดไม่เขิงเส้นทั้งกรณีที่อุดดีปานกลางและสูง (ตามตารางที่ 1)

5. กิจกรรมประการ

งานวิจัยนี้สำเร็จลุล่วงด้วยดีโดยการสนับสนุนของโครงการวิจัยภาคปฏิบัติและการพัฒนา (Project of Hands-on Research and Development) ของมหาวิทยาลัยเทคโนโลยีราชมงคลล้านนา ทั้งนี้ผู้วิจัยขอขอบพระคุณ ศาสตราจารย์ ดร. ณรงค์ฤทธิ์ สมบัติสมภพ และคณะที่ปรึกษาทุกท่านที่ได้ให้คำแนะนำในการทำวิจัยอย่างต่อเนื่อง

6. เอกสารอ้างอิง

- ทัศนะ ณมทอง จักรเพชร มั่นราช และ สุทธิชัย เปรมฤตีบริชาญาณ. 2546. การออกแบบตัวควบคุมฟ้าซีลوجิก ปรับตัวได้โดยใช้หลักทฤษฎีฟ้าซีลوجิกและจีนิติกอัลกอริทึม. วารสารวิจัยและฝึกอบรม ปีที่ 7 ฉบับที่ 1, : 11-23.
- จักรกุญจน์ เคลือบวงศ์. 2553. การพัฒนาอัลกอริธึมการค้นหาแบบตามเส้นทางที่มีประสิทธิภาพสูงสุด. วิทยานิพนธ์วิศวกรรมศาสตรดุษฎีบัณฑิต สาขาวิศวกรรมไฟฟ้า มหาวิทยาลัยเทคโนโลยีสุรนารี.
- Akagi, H.; Kanazawa, Y.; and Nabae, A. 1984. Instantaneous reactive power compensators comprising switching devices without energy storage elements, in IEEE Trans. Industry Application, 1A-20, :625-630.
- Akagi, H. 1994. Trends in active power line conditioners, in IEEE Trans. Power Electronics, : 263-268.
- Belaidi, R.; Haddouche, A.; and Guendouz, H. 2012. Fuzzy logic controller based three-phase shunt active power filter for compensating harmonics and reactive power under unbalanced main voltages, in Jour. of Energy Procedia, Vol.18, : 560-570.
- Cividino, L. 1992. Power factor, harmonic distortion, causes, effects and considerations, in 14th International telecommunications Energy Conference, : 506 – 513.
- Driankov, D.; Hellendoorn H.; and Reinfrank, M. 1993. An Introduction to Fuzzy Control, Berlin Heidelberg New York :Springer-Verlag.
- Ellis R. G. 1996. Harmonic analysis of industrial power systems, in IEEE Trans. Industry Application, Vol. 32 No. 2, : 417-421.
- IEEE Recommended Practices and Requirements for Harmonic Control in Electrical Power systems**, IEEE Std 519-1992, Apr. 1993.
- Lee, C. C. 1990. Fuzzy logic in control systems : Fuzzy logic controller-Part I-II, in IEEE Trans. Systems, Man and Cybernetics, Vol. 20 No. 2, : 404-435.
- Ozdemir, E.; and Ucar, M. 2008. Control of a 3-phase 4-leg active power filter under non-ideal mains voltage condition, in Jour. of Electric Power Systems Research, vol. 78, : 58-73.
- Sadati, S. B.; Tahani, A.; Darvishi, B.; Dargahi, M.; and Yousefi, H. 2008. Comparison of distribution transformer losses and capacity under linear and harmonic loads, in IEEE 2nd International Power and Energy Conference, : 1265 – 1269.
- Singh, B.; Al-Haddad, K.; and Chandra, A. 1998. Harmonic elimination reactive power compensation and load balancing in three-phase electric distribution systems supplying non-linear loads, in Jour. of Electric Power Systems Research, vol. 44, : 93-100.
- Singh, B. ; Al-Haddad K.; and Chandra A. 1999. A Review of Active Filters for Power Quality Improvement, in IEEE Trans. on Industrial Electronics, Vol. 46 No. 5, : 960-971.